

Kawe Jalaeefar

Master of Business Administration
Dipl.-Ing. Elektro- & Informationstechnik
ISTQB Certified Tester – Foundation Level

Schertlinstr. 11 1/79
86159 Augsburg
☎ 0821 / 810 26 48
☎ 0821 / 810 26 49
✉ mail@kjal.de
www.kjal.de



Geboren am 27.05.1980
in Teheran/Iran
Staatsangehörigkeit deutsch

Berufserfahrung

- seit 01/2016 **SW-Testingenieur für Oszilloskope mit Touchscreen, Rohde & Schwarz GmbH & Co. KG, München.**
- Aktive Gestaltung und Weiterentwicklung der Qualitätssicherung von Oszilloskopen mit Touchscreen
 - Konzeption und Erweiterung der Testaufbauten und Use Cases für messtechnische Anwendungen
 - Erstellen von Arbeitspaketen sowie Überwachung von Zeit- und Kostenabschätzung
 - Erweiterung des C++ Testframeworks sowie Erstellen von Testabläufen
 - Konzeption, Implementation und Durchführung von automatisierten Tests, User Interface Tests und manuellen Test
- 05/2014 – 12/2015 **SW-Testingenieur für Oszilloskope mit Touchscreen & Handheld Oszilloskope, freiberuflich.**
- Entwicklung, Durchführung und Bewertung von Softwaretests an Firmwaresystemen
 - Integrationstests, Regressionstests, Performancetests und Stabilitätstests
 - GUI-Tests
 - Erweiterung des Testframeworks für Continuous Integration
 - Weiterentwicklung und Anpassung der Testprozesse
- 10/2012 – 12/2013 **Geräte- & Systemtest eines neuen taktischen Funkgerätes, freiberuflich.**
- Analyse der Requirements und Ableitung der notwendigen Tests auf Geräte- & Systemebene
 - Konzeption und Entwicklung von Integrations- & Freigabetests
 - Planung und Überprüfung automatisierter Tests
 - Durchführung von Labor- & Feldtests

- 08/2011 – 04/2012 **Erstellung einer Test Case Description zur Verifikation einer Wellenformimplementierung, freiberuflich.**
- Analyse der System Requirements
 - Erstellung einer formalen Test Case Description und Verknüpfung zu den System Requirements
 - Vorbereitung der Test Cases zur automatischen Verarbeitung in Testsystemen
- 07/2010 – 07/2011 **FPGA-Entwicklung zur Implementierung einer IP-basierten Audioschnittstelle, freiberuflich.**
- Entwurf und Implementierung eines Audio-Filters (Interpolator)
 - Entwicklung und Implementierung von Mechanismen zum Ausgleich von Taktunterschieden
 - Implementierung diverser Routing-Schalter für die Verschaltung unterschiedlicher Signalquellen und -senken
 - Simulation und Verifikation der Funktionalitäten
- 10/2009 – 06/2010 **Firmwareentwicklung & Integration eines neuen V/UHF Leistungsverstärkers für taktische Funkgeräte, freiberuflich.**
- Entwicklung und Verifikation von Firmwarekomponenten in VHDL gemäß Anforderungen
 - Anpassung an geänderte Anforderungen
 - Integration der neuen Komponente (Hardware & Firmware) in das Gesamtsystem
- 07/2007 – 03/2009 **Hard- & Firmwareentwicklung einer neuen Digitalbaugruppe zur bidirektionalen Protokollumwandlung, freiberuflich.**
- Analyse, Planung und Erstellung der Requirements Specification, Produktbeschreibung und Prüfanweisung der Baugruppe
 - Stromlaufentwicklung und Inbetriebnahme der Baugruppe, Durchführung von Qualifikationstests für die Freigabe
 - Planung und Entwicklung der Firmware in VHDL gemäß Spezifikation
 - Integration in mehrere Gesamtgeräte
- 07/2006 – 12/2013 **Mitarbeit im Labor- & Feldtestteam für taktische Funkgeräte, freiberuflich.**
(wiederkehrend)
- Planung, Konzeption und Entwicklung von Integrations- & Freigabetests in Lab Windows CVI
 - Entwicklung und Durchführung von Regressions- & Freigabetests für neue und bestehende Funkverfahren eines taktischen Funkgerätes

Ausbildung

- 03/2015 – 04/2015 **Zertifikatskurs – MBA Certificate Advanced**, *Universität Augsburg*.
Leadership Competencies
Note 1,3
- 01/2013 – 10/2014 **Master of Business Administration (MBA)**, *Universität Augsburg*.
Studiengang Unternehmensführung
Schwerpunkt Integratives Management
Masterarbeit Optimierung von IT-Entwicklungsprozessen aus Sicht des Testmanagements
Gesamtnote 1,8
Auslandsaufenthalt an der *Joseph M. Katz Graduate School of Business* der
01/2014 – 02/2014 *University of Pittsburgh*, Pennsylvania, USA
- 10/2005 – 06/2006 **Diplomarbeit**, *Rohde & Schwarz GmbH & Co. KG*, München.
Titel Entwicklung eines RMS-Algorithmus in VHDL zur Realisierung eines digitalen Audio-Kompressors
Note 2,0
 - Entwicklung und Optimierung des RMS-Algorithmus unter Berücksichtigung der Hardware-Ressourcen
 - Ergänzungen zur Skalier- & Parametrisierbarkeit
 - Implementierung auf dem Zielsystem
 - Verifikation des Systems
- 10/2000 – 06/2006 **Studium der Elektro- & Informationstechnik**,
Universität Bremen.
Schwerpunkt Nachrichtentechnik
Gesamtnote 2,0

Praktika & Sonstiges

- 01.02.2005 – 31.03.2005 **Werksstudententätigkeit**, *Rohde & Schwarz GmbH & Co. KG*, München.
 - Entwicklung und Aufbau einer elektronischen Last
 - Programmierung eines Messplatzes zum Test von Netzteilmodulen mit Lab Windows CVI
- 01.11.2004 – 31.01.2005 **Fachpraktikum**, *Rohde & Schwarz GmbH & Co. KG*, München.
 - Einarbeitung in Lab Windows CVI
 - Änderung und Test eines Prüfplatzprogramms
 - Implementierung und Simulation eines CPLDs in VHDL

12.02.2001 – **Werksstudententätigkeit**, *ThermoFinnigan MAT GmbH*, Bremen.
30.03.2001

- Prototypenentwicklung eines VCO im Frequenzbereich 2-3 MHz
- Layouterstellung und Aufbau zweier passiver Tiefpass-Filtermodule
- PSPICE-Simulation verschiedener Detailschaltungen
- Aufbau und Test von Messhilfsmitteln
- Mitarbeit im Rahmen der allgemeinen Hardwareentwicklung

Schulbildung

30.06.1999 **Abitur**, *SZ am Holter Feld*, Bremen.
Leistungskurse Mathematik, Elektrotechnik
Note 1,7

Fremdsprachen

Englisch Fließend in Wort und Schrift
Französisch Grundkenntnisse
Persisch 2. Muttersprache

Besondere Kenntnisse

Programmiersprachen VHDL, C, C++, C#, Scripting
Software & Tools Matlab/Simulink, Xilinx ISE, Xilinx System Generator, Synplify Pro, Mentor HDL Designer, ModelSim, LabWindows CVI, PSPICE, EAGLE, IBM Rational ClearCase, IBM Rational ClearQuest, IBM Rational DOORS, IBM Rational Team Center, MS-Office-Anwendungen, Lotus Notes, Latex
Betriebssysteme MS Windows, Linux, Mac OS X

Hobbys & Interessen

Fotografie, Sport & mein Sohn